



Семинар

Архитектуры и технологии Intel для высокопроизводительных вычислений и задач машинного/глубокого обучения (ML/DL)

15 ноября 2019 года в **14:00**

Конференц-зал ЛИТ

В рамках семинара участники ознакомятся с инструментарием машинного и глубокого обучения на современных архитектурах Intel. На семинаре будет представлено краткое теоретическое введение в решения Intel для задач ИИ и тренинг по применению нейронных сетей с Intel® optimized DL Frameworks, а также распределенный тренинг нейронных сетей на платформах с Intel® Xeon® Scalable 2го поколения.

Семинар организован Группой по гетерогенным вычислениям ЛИТ ОИЯИ, компаниями Intel и РСК.

Программа семинара:

Время	Название	Авторы
14:00-14:30	Вводная лекция: Что может машинное обучение на данный момент. Роль суперкомпьютеров. Теоретическое введение в модели, задачи, и основные алгоритмы машинного и глубокого обучения.	Оксана Стрельцова (ЛИТ ОИЯИ), Игорь Одинцов (РСК), Стадник Алексей (ЛИТ ОИЯИ)
14:30-15:15	Лекция: Решения Intel для задач искусственного интеллекта	Дмитрий Сивков (Intel)
15:15-15:30	Лекция: Ускорение нейросетевых вычислений DL Boost на платформах Intel® Xeon® Scalable 2 ^{го} поколения (Cascade Lake)	Дмитрий Сивков (Intel)
15:30-16:00	Кофепрейд	
16:00-17:00	Тренинг: Применение нейронных сетей с Intel® optimized DL Frameworks, квантизация для int8	Дмитрий Сивков (Intel)
17:00-18:00	Тренинг: Распределенный тренинг нейронных сетей на платформах с Intel® Xeon® Scalable 2 ^{го} поколения (Cascade Lake)	Дмитрий Сивков (Intel)

Просим всех участников принести с собой ноутбуки: предполагается практическая работа на узлах суперкомпьютера «Говорун».